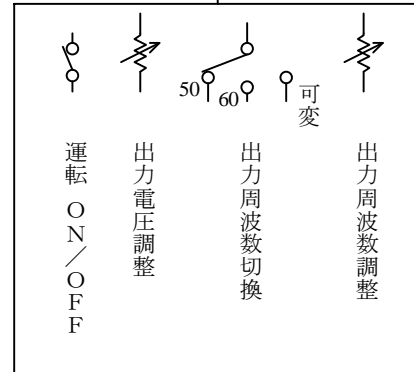
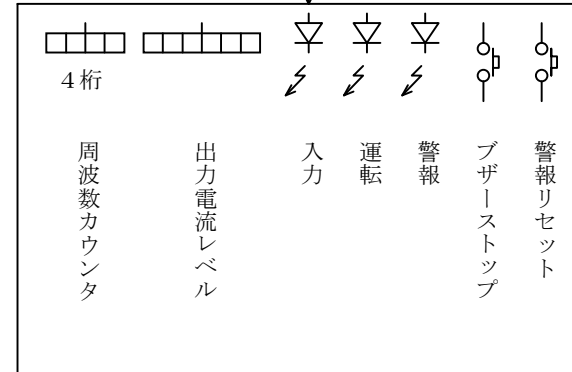


INPUT
DC90~140V

OUTPUT
1φ2W
100V
50/60Hz

制御回路



⑤				材料	処理	備考
④				Material	Disposal	Note
③				検図	製図	名称 YDA-1-2K
②				設計	写図	Title ブロック図
①				製図		図番
番号	年月日	訂正記事	担当		3角画法 3rd Angle Projection	尺度 Scale
					単位 m / m Unit	個数 数 / 台 Article
						図番 参考図 Dwg.No.